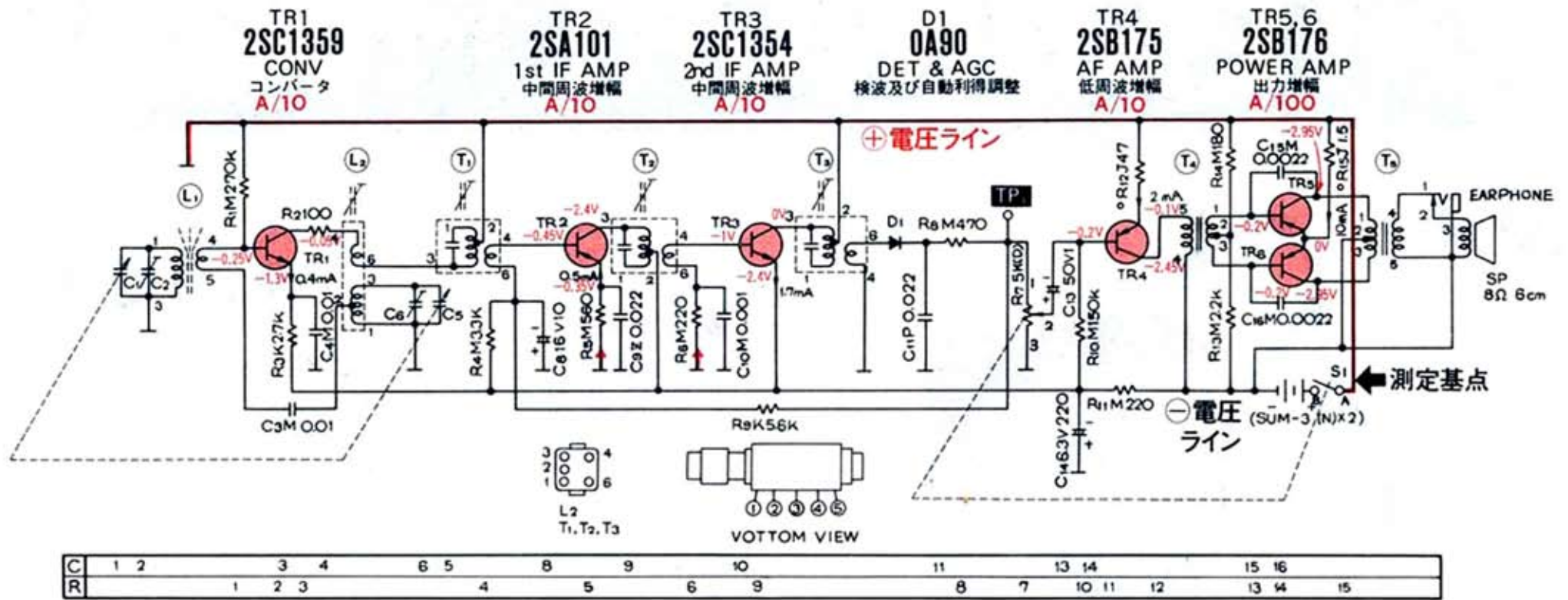


■ R-1018回路図



- [注] 1. S₁:電源スイッチ。現在位置は“OFF”です。
2. 記入電圧値は電池の⊕側端子とトランジスタ各極間を内部抵抗10kΩ/Vのテスターによる実測値です。
3. 消費電流:無信号時……20mA 最大時……85mA
- この回路図は基本回路図ですからセットの改良その他によって、一部変更されている場合があります。

TR₁
CONV
2SC1359

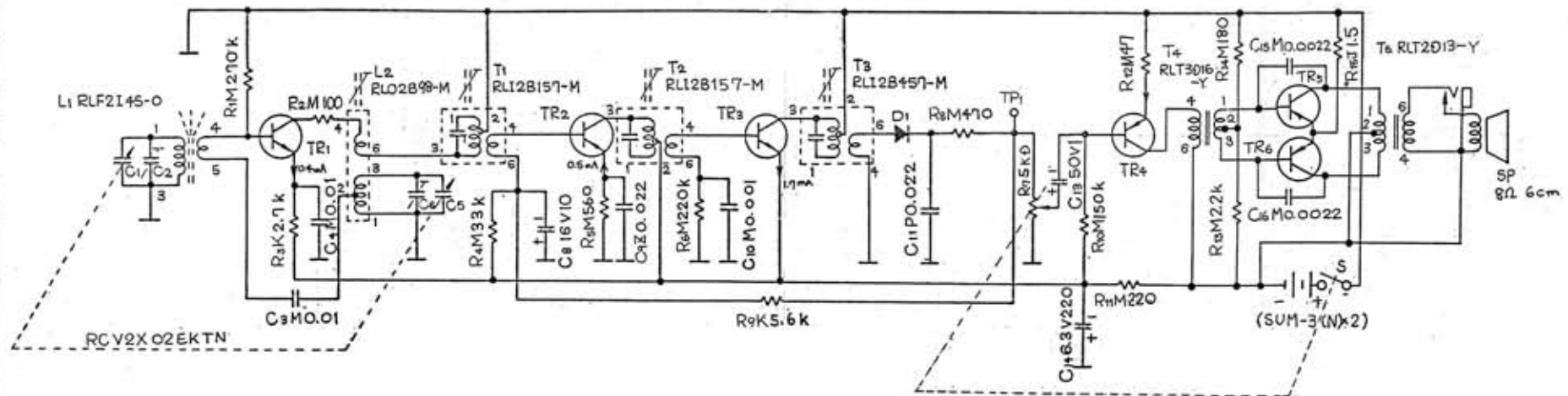
TR₂
1st IF AMP
2SA101

TR₃
2nd IF AMP
2SC1359

D₁
DET & AGC
0A90

TR₄
AF AMP
2SB175

TR_{5,6}
POWER AMP
2SB176 x2



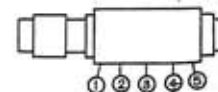
C	1	2	3	4	6	5	8	9	10	11	13	14	15	16			
R			1	2	3	4	5	6	9	8	7	10	11	12	13	14	15

NOTES

- S: POWER SWITCH, "OFF" POSITION INDICATED.
- RESISTORS: O IS CARBON RESISTOR, NO MARKING IS PRINTER RESISTOR.
- TOLERANCE OF RESISTORS: J=±5% K=±10% M=±20%
- TOLERANCE C=±0.25pF M=±20% Z=±20%
- ALL RESISTORS VALUES IN Ω (K=10³Ω)
- ALL CAPACITORS VALUES IN μF (p=10⁻⁶μF)



L₂
T₁, T₂, T₃, T₄, T₅



BOTTOM VIEW

					Model	R-1018-(N)
Designed	Drawn	Traced	Checked	Approved	Parts No.	SCHEMATIC DIAGRAM
M. Yoshida Oct. 20 '76	M. Yoshida Oct. 20 '76	E. Miyake	J. Nagahara			